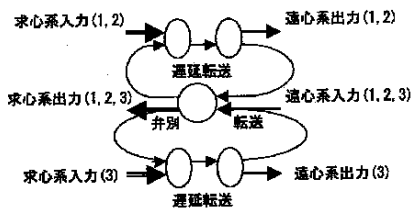
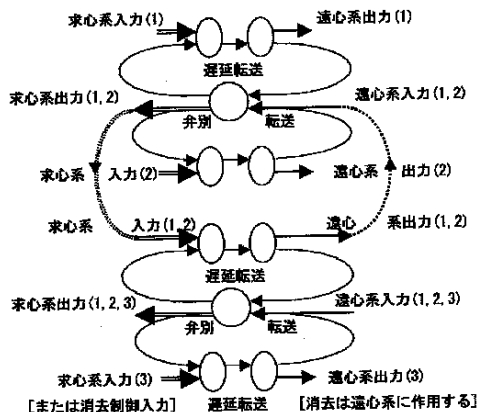


【図6】



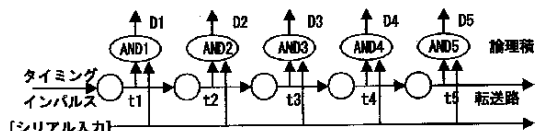
【インパルスの巡回ループによる短期記憶回路】

【図7】



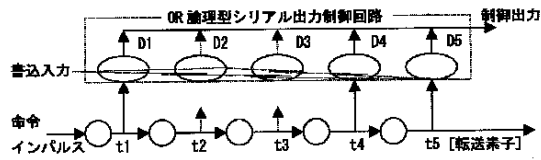
【インパルスのループによる短期記憶回路の組織化】

【図8】



【タイミングインパルスの転送でシリアルデータをサンプリングする回路】

【図9】



【動作を指令する一つのインパルスでシリアルなインパルス出力する回路】

フロントページの続き

(58)調査した分野(Int.Cl.⁷, DB名)

- G06G 7/60
- G06F 15/18
- G06N 1/00
- G06N 3/04 - 3/063